

ENSEIGNANT·E EN ÉLECTRONIQUE NUMÉRIQUE – F/H
CONTRAT À DURÉE INDÉTERMINÉE À TEMPS PLEIN
Basé à Angers (49)
1 poste à pourvoir

L'ESEO, Grande Ecole d'Ingénieurs Généralistes en Sciences et Technologies de l'Information et de la Communication basée à Angers, Paris (Vélizy-Villacoublay) et Dijon, recrute pour son site d'Angers un ou une enseignant·e en électronique numérique pour les systèmes embarqués. Ce recrutement s'inscrit dans le cadre d'un fort développement des activités de l'ESEO, pour renforcer son équipe pédagogique sur Angers.

Poste et missions

L'enseignant·e sera intégré·e au Département Systèmes Embarqués et aura la charge d'assurer des enseignements théoriques et pratiques dans les différentes formations de l'école : cycle préparatoire, cycle ingénieur, bachelor, apprentissage, etc.

Il·elle construit et donne des enseignements : cours, travaux dirigés, travaux pratiques et projets. Cela inclut l'ensemble des actions à mener en amont (préparation des cours), en aval (préparation des évaluations et examens, surveillance et correction) et l'accompagnement des étudiants hors des cours.

Il·elle contribue également à la vie de l'école (participations jurys, journées portes ouvertes, salons, etc.).

Il·elle intégrera une équipe dynamique d'enseignants passionnés qui l'accompagneront.

Le volume standard annuel de cours d'un ou d'une enseignant·e à temps complet à l'ESEO est de 384 hETD (heures équivalent TD). En fonction des besoins de l'école et de l'envie de la personne recrutée, ce volume pourrait être réduit afin de lui permettre de mener des activités de recherche au sein des équipes ESEO.

Notre profil idéal

Enseignant·e débutant·e ou expérimenté·e.

Formation : Bac + 8 (docteur) ou bac + 5 (ingénieur) justifiant d'une bonne expérience professionnelle dans le domaine de l'embarqué.

Personne motivée, capable de s'adapter, innovante, intéressée par la pédagogie et par la mise en œuvre des nouveaux outils et formes pédagogiques (apprentissage par projet par exemple, approche par compétence).

Expérience de l'enseignement supérieur en électronique numérique appréciée.

Langue d'enseignement : français ou anglais selon les cas.

Compétences techniques attendues

- Langages de programmation et de conception : C pour l'embarqué, C++ (pour Arduino), VHDL. Exemples de cibles : STM32, NRF51, ESP8266, PIC, FPGA Xilinx
- Conception matérielle (Altium Designer ou équivalent)

Avantages sociaux : 9 semaines de congés par an, mutuelle (possibilité d'ajouter les membres de la famille sans surcoût), prévoyance, tickets restaurant, avantages CSE (Comité Social et Économique), compte épargne temps.

Ce poste est un CDI, à pourvoir dès que possible. Rémunération selon profil et expériences.

Les candidatures (CV et lettre de motivation) sont à adresser par courriel à : service.rh@eseo.fr

Date limite de dépôt des candidatures : 8 juin 2022